

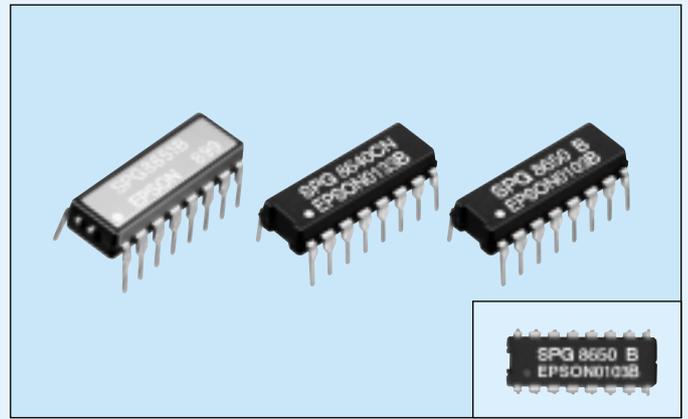
プログラマブル水晶発振器

SPGシリーズ

製品型番 (2 ページを参照)

- Q318640xxxxxx00
- Q318650xxxxxx00
- Q318651xxxxxx00

57種類の周波数出力を選択可能
CMOS ICによる低消費電流
実装容易なDIP 16 pin形状



原寸大

仕様 (特性)

項目	記号	仕様										備考
機種名		8640AN	8640BN	8640CN	8650A	8650B	8650C	8650E	8651A	8651B	8651E	
源振周波数	fo	600 kHz	1 MHz	768 kHz	60 kHz	100 kHz	96 kHz	32.768 kHz	60 kHz	100 kHz	32.768 kHz	出力周波数は次頁参照
電源最大供給電圧	V _{DD} -GND	-0.3 V ~ +7.0 V										
電圧動作電圧	V _{DD}	5.0 ± 0.5 V										
温度保存温度	T _{STG}	-55 °C ~ +125 °C					-30 °C ~ +80 °C					単品での保存
範囲動作温度	T _{OPR}	-10 °C ~ +70 °C										
周波数精度	Δf / fo	±100 × 10 ⁻⁶			±50 × 10 ⁻⁶			±5 × 10 ⁻⁶			V _{DD} =5 V, Ta = +25 °C	
周波数温度特性		+10 / -120 × 10 ⁻⁶										V _{DD} =5 V
周波数電圧特性		±20 × 10 ⁻⁶	±10 × 10 ⁻⁶	±20 × 10 ⁻⁶	±10 × 10 ⁻⁶			±5 × 10 ⁻⁶			V _{DD} = 4.5 V ~ 5.5 V	
経時変化	fa	±5 × 10 ⁻⁶ / 年 Max.					±3 × 10 ⁻⁶ / 年 Max.					V _{DD} =5 V, Ta = +25 °C, 初年度
消費電流	I _{OP}	1.0 mA Max.	2.0 mA Max.	1.5 mA Max.	0.5 mA Max.							無負荷時
耐衝撃性	S.R.	±5 × 10 ⁻⁶ Max. (硬木上500 mm × 3回)					±5 × 10 ⁻⁶ Max.					±10 × 10 ⁻⁶ Max. (硬木上750 mm × 3回)

8651系の周波数精度は出荷保証時の規格です。

● 分周IC (振動子は内蔵されておりません)

項目	記号	仕様	備考
機種名		8650 O	
入力クロック周波数		1 MHz Max.	
消費電流	I _{OP}	約2 mA	無負荷時

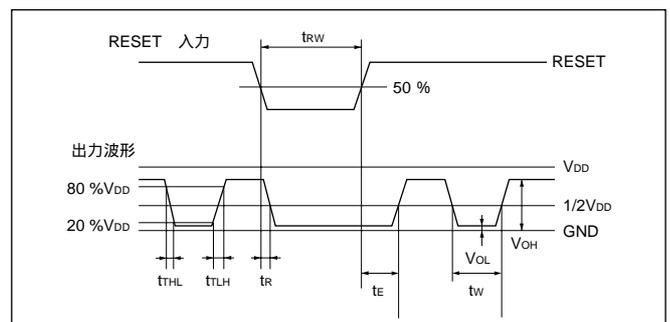
電気的特性

(V_{DD}=5 V ± 0.5 V, Ta = -10 ~ +70 °C CL 15 pF)

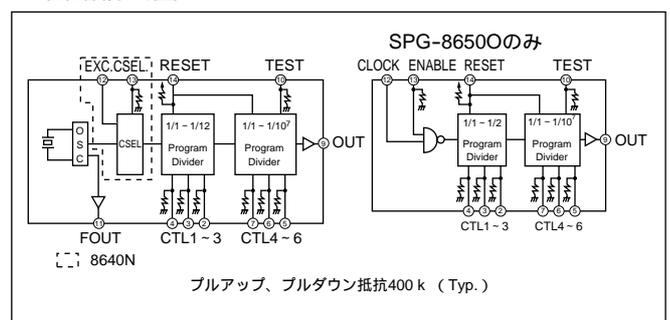
項目	記号	Min	Typ	Max	単位	備考
" L " 入力電圧	V _{IL}	0		0.8	V	
" H " 入力電圧	V _{IH}	V _{DD} -1.0		V _{DD}	V	
" L " 入力電流 (Reset)	I _{RL}	-30		-5	μA	Reset = GND
" H " 入力電流 (Reset)	I _{RH}			0.5	μA	Reset = V _{DD}
" L " 入力電流 (Reset以外の入力端子)	I _{IL}	-0.5			μA	
" H " 入力電流 (Reset以外の入力端子)	I _{IH}	5		30	μA	
" L " 出力電圧	V _{OL}			0.4	V	I _{OL} = 1.6 mA
" H " 出力電圧	V _{OH}	V _{DD} -1.0			V	I _{OH} = -40 μA
" L " 出力電流	I _{OL}	1.6			mA	V _{OL} = 0.4 V
" H " 出力電流	I _{OH}			-40	μA	V _{OH} = V _{DD} -1.0V
出力上昇時間	t _{TLH}		30	60	ns	
出力下降時間	t _{THL}		25	50	ns	
デューティ		40		60	%	1/3, 1/5分周時除く
最小リセットパルス幅	t _{rw}	1.0			μs	
リセット遅延時間	t _r		1.0		μs	
リセット解除同期誤差	t _e	t _w · 1/2t _o		t _w	μs	
外部信号入力周波数	F _{IN}			1 M	Hz	8640N のみ
外部信号入力パルス幅	t _{IN}	0.5			μs	
発振開始時間	t _{OSC}	0.2	1		s	3

- 1 to=源振周期
- 2 tw=設定周波数の1/2周期
- 3 V_{DD}= 0 4.5 Vに1 ms以上、4.5 V時のtを0とする。

RESETタイミング



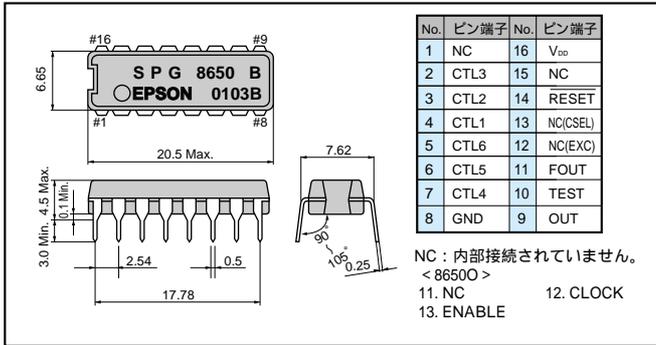
回路構成図



プルアップ、プルダウン抵抗400 k (Typ.)

外形寸法および端子接続図

(単位: mm)



端子説明

- (a) CTL1~6 源振に対する分周比をプログラムします。(プルダウン抵抗内蔵)
 - (b) OUT CTL1~6により設定された周波数を出します。(出力周波数の設定参照)
 - (c) FOUT 内蔵振動子の源振周波数を常時出します。
 - (d) RESET RESET = "L" でOUTからの出力が停止されます。(プルアップ抵抗内蔵)
 - (e) TEST テスト用入力端子です。CTL4~6により1/1000以上の分周の設定を行った場合、TEST = "H" で出力が、設定値の1000倍になります。(プルダウン抵抗内蔵)
 - (f) EXC(8640Nのみ) 内蔵振動子に換えて外部からのクロックを使う場合の入力端子です。CSELが"H"のときのみ有効です。
 - (g) CSEL(8640Nのみ) この端子を"H"にすると外部クロックをセレクトします。(プルダウン抵抗内蔵)
- (注) 使用しない端子の処理
RESET端子を使用しない場合はV_{DD}に接続し、TEST端子、CSEL端子、CTL1~6端子を使用しない場合GNDに接続してください。

端子説明(86500)

- (a) CLOCK クロックの入力です。(Max.1 MHz)
- (b) ENABLE V_{DD}にかかわらず接続してください。

分周出力の設定

CTL1	CTL2	CTL3	分周比	CTL4	CTL5	CTL6	分周比
0	0	0	1/1	0	0	0	1/1
0	0	1	1/10	0	0	1	1/10
0	1	0	1/2	0	1	0	1/10 ²
0	1	1	1/3	0	1	1	1/10 ³
1	0	0	1/4	1	0	0	1/10 ⁴
1	0	1	1/5	1	0	1	1/10 ⁵
1	1	0	1/6	1	1	0	1/10 ⁶
1	1	1	1/12	1	1	1	1/10 ⁷

0=L 1=H

出力周波数の設定

8640AN

(単位: Hz)

設定端子	CTL4	CTL5	CTL6	分周比	出力周波数					
CTL4	0	0	0	0	1	1	1	1		
CTL5	0	0	1	1	0	0	1	1		
CTL6	0	1	0	1	0	1	0	1		
0	0	0	600k	60k	6k	600	60	6	0.6	0.06
0	0	1	60k	6k	600	60	6	0.6	0.06	0.006
0	1	0	300k	30k	3k	300	30	3	0.3	0.03
0	1	1	200k	20k	2k	200	20	2	0.2	0.02
1	0	0	150k	15k	1.5k	150	15	1.5	0.15	0.015
1	0	1	120k	12k	1.2k	120	12	1.2	0.12	0.012
1	1	0	100k	10k	1k	100	10	1	0.1	0.01
1	1	1	50k	5k	500	50	5	0.5	0.05	0.005

8640BN

設定端子	CTL4	CTL5	CTL6	分周比	出力周波数					
CTL4	0	0	0	0	1	1	1	1		
CTL5	0	0	1	1	0	0	1	1		
CTL6	0	1	0	1	0	1	0	1		
0	0	0	1M	100k	10k	1k	100	10	1	1/10
0	0	1	100k	10k	1k	100	10	1	1/10	1/100
0	1	0	500k	50k	5k	500	50	5	1/2	1/20
0	1	1	333.3k	33.3k	3.3k	333.3	33.3	3.33	1/3	1/30
1	0	0	250k	25k	2.5k	250	25	2.5	1/4	1/40
1	0	1	200k	20k	2k	200	20	2	1/5	1/50
1	1	0	166.6k	16.6k	1.6k	166.6	16.6	1.6	1/6	1/60
1	1	1	83.3k	8.3k	833.3	83.3	8.3	0.83	1/12	1/120

8650A 8651A

設定端子	CTL4	CTL5	CTL6	分周比	出力周波数					
CTL4	0	0	0	0	1	1	1	1		
CTL5	0	0	1	1	0	0	1	1		
CTL6	0	1	0	1	0	1	0	1		
0	0	0	60k	6k	600	60	6	0.6	0.06	0.006
0	0	1	6k	600	60	6	0.6	0.06	0.006	0.0006
0	1	0	30k	3k	300	30	3	0.3	0.03	0.003
0	1	1	20k	2k	200	20	2	0.2	0.02	0.002
1	0	0	15k	1.5k	150	15	1.5	0.15	0.015	0.0015
1	0	1	12k	1.2k	120	12	1.2	0.12	0.012	0.0012
1	1	0	10k	1k	100	10	1	0.1	0.01	0.001
1	1	1	5k	500	50	5	0.5	0.05	0.005	0.0005

8650B 8651B

設定端子	CTL4	CTL5	CTL6	分周比	出力周波数					
CTL4	0	0	0	0	1	1	1	1		
CTL5	0	0	1	1	0	0	1	1		
CTL6	0	1	0	1	0	1	0	1		
0	0	0	100k	10k	1k	100	10	1	1/10	1/100
0	0	1	10k	1k	100	10	1	1/10	1/100	1/1000
0	1	0	50k	5k	500	50	5	1/2	1/20	1/200
0	1	1	33.3k	3.3k	333.3	33.3	3.33	1/3	1/30	1/300
1	0	0	25k	2.5k	250	25	2.5	1/4	1/40	1/400
1	0	1	20k	2k	200	20	2	1/5	1/50	1/500
1	1	0	16.6k	1.6k	166.6	16.6	1.6	1/6	1/60	1/600
1	1	1	8.3k	833.3	83.3	8.3	0.83	1/12	1/120	1/1200

8650E 8651E

設定端子	CTL4	CTL5	CTL6	分周比	出力周波数					
CTL4	0	0	0	0	1	1	1	1		
CTL5	0	0	1	1	0	0	1	1		
CTL6	0	1	0	1	0	1	0	1		
0	0	0	32768	3276.8	327.68	32.768	3.276	0.3276	0.03276	0.003276
0	0	1	3276.8	327.68	32.768	3.276	0.327	0.0327	0.00327	0.000327
0	1	0	16384	1638.4	163.84	16.384	1.638	0.1638	0.01638	0.001638
0	1	1	10922.6	1092.26	109.226	10.922	1.092	0.1092	0.01092	0.001092
1	0	0	8192	819.2	81.92	8.192	0.819	0.0819	0.00819	0.000819
1	0	1	6553.6	655.36	65.536	6.553	0.655	0.0655	0.00655	0.000655
1	1	0	5461.3	546.13	54.613	5.461	0.546	0.0546	0.00546	0.000546
1	1	1	2730.6	273.06	27.306	2.730	0.273	0.0273	0.00273	0.000273

(注) 下位の桁は省略してあります。

ポーレートジェネレータ

8640CN

CTL1	CTL2	CTL3	CTL4	CTL5	CTL6	出力周波数(f ₀)	ポーレート出力列(f ₀ /16)
0	0	0	0	0	0	768kHz	48000bits/s.
1	0	1	0	0	0	153.6	9600
0	0	1	0	0	0	76.8	4800
0	1	0	0	0	1	38.4	2400
1	0	0	0	0	1	19.2	1200

8650C

CTL1	CTL2	CTL3	CTL4	CTL5	CTL6	出力周波数(f ₀)	ポーレート出力列(f ₀ /16)
0	0	0	0	0	0	96.0kHz	6000bits/s.
1	0	1	0	0	0	19.2	1200
0	0	1	0	0	0	9.6	600
0	1	0	0	0	1	4.8	300
0	1	1	0	0	1	3.2	200
1	0	0	0	0	1	2.4	150
1	1	0	0	0	1	1.6	100
1	1	1	0	0	1	0.8	50