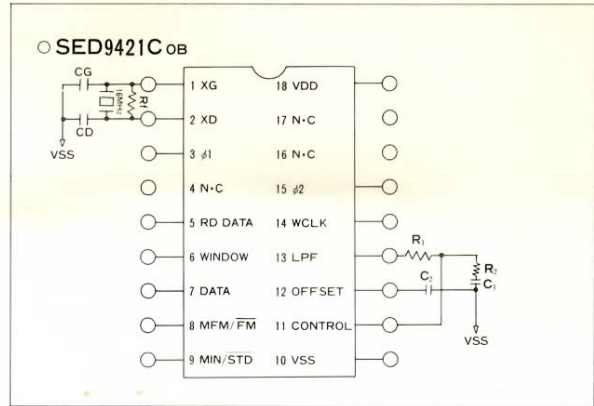
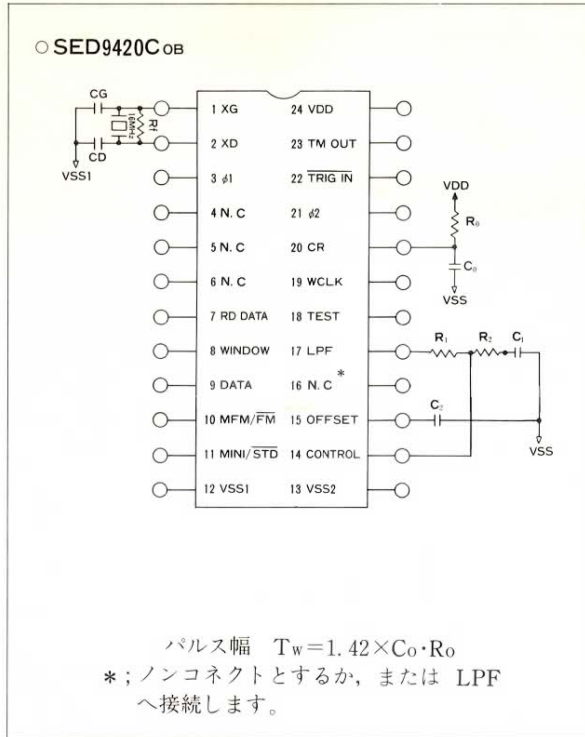


■ピン配置図



参考値

FDD	8 インチ	5 インチ
R ₁	100Ω	100Ω
R ₂	240Ω	470Ω
C ₁	0.1μF	0.047μF
C ₂	(0.01~0.1)μF	
C _D	10pF	
C _G	10pF	
R _f	1 MΩ	
f ₀	16MHz ± 0.5%	

■端子説明

端子名	端子番号	機能
XG	1 (1)	(1) 水晶発振回路における反転増幅器ゲート入力端子 (2) 16MHz外部クロック入力時の入力端子
XD	2 (2)	水晶発振回路における反転増幅器ドレイン出力端子
φ1	3 (3)	FDC用クロック (μPD765系) ・ 8インチフロッピー; 8 MHz ・ 5インチフロッピー; 4 MHz
N.C	4 (4) 5 6	ノンコネクトまたはV _{DD} へプルアップ
RD DATA*	7 (5)	フロッピーディスク装置 (FDD) からのリードデータ信号の入力端子。 (プルアップ抵抗付)
WINDOW	8 (6)	DATA信号をデータパルスとクロックパルスとに分離するための DATA WINDOW 信号の出力端子。
DATA	9 (7)	RD DATA 信号から作られるデータ信号の出力端子。WINDOW 信号と共に FDC によみとられデータパルスとクロックパルスとに分離される。
M FM/FM*	10 (8)	倍密度、単密度の記録方式の切替え端子。(プルアップ抵抗付) ・ 倍密度 (MFM 記録); High レベル ・ 単密度 (FM 記録); Low レベル

SED9420C_{0B}/9421C_{0B}

(つづき)

MIN/ $\overline{\text{STD}}$ *	11 (9)	5 インチフロッピーディスク、8 インチフロッピーディスクの切替え端子 (プルアップ抵抗付) ・ 5 インチフロッピー; High レベル ・ 8 インチフロッピー; Low レベル
V _{SS1}	12	(10) デジタル系グラウンド端子
V _{SS2}	13	
CONTROL	14 (11)	VCO (Voltage Controlled Oscillator) 部の制御電圧の入力端子
OFFSET	15 (12)	VCO 部の発振中心周波数補正のためのオフセット電圧の印加入力端子 (容量外付けでオフセット電圧発生)
N. C	16	ノンコネクト
LPF	17 (13)	ループフィルタ接続端子
TEST	18	機能確認用テスト端子 (常時ノン・コネクトとする)
WCLK	19 (14)	FDC (μ PD765系) 用書き込みタロック ・ 8 インチフロッピー/MFM; T=1 μ s ・ 8 インチフロッピー/FM; T=2 μ s ・ 5 インチフロッピー/MFM; T=2 μ s ・ 5 インチフロッピー/FM; T=4 μ s
CR	20	タイマー回路用 C-R 外付け端子 (SED9420C _{0B} の場合)
$\phi 2$	21 (15)	FD179X系FDC用クロック出力端子 ・ 8 インチフロッピー; 2MHz ・ 5 インチフロッピー; 1MHz
$\overline{\text{TRIG IN}}$ *	22	タイマー回路用トリガー入力端子。(プルアップ抵抗付) (SED9420C _{0B} の場合)
TM OUT	23	タイマー回路出力端子。(SED9420C _{0B} の場合)
V _{DD}	24 (18)	+5V 電源電圧端子

注1) () 内端子番号は SED9421C_{0B} の場合。

注2) *印のプルアップ抵抗付入力端子は標準値100k Ω の抵抗でプルアップされています。雑音の影響を考慮すると、未使用時はオープンとせず V_{DD} へ直接プルアップすることを推奨します。

絶対最大定格

項 目	記 号	定 格 値		単 位
		Min	Max	
電 源 電 圧	V _{DD} - V _{SS}	-0.5	7.0	V
端 子 電 圧	V _{IN} , V _{OUT}	-0.5	V _{DD} + 0.3	V
動 作 温 度	T _{opr}	-10	60	°C
保 存 温 度	T _{stg}	-50	125	°C

■電気的特性

DC特性

(V_{SS} = 0V)

項目	記号	条件	規格			単位
			Min	Typ	Max	
動作電源電圧	V _{DD} - V _{SS}	—	4.75	5.0	5.25	V
“H”入力電圧	V _{IH}	—	2.0	—	V _{DD}	V
“L”入力電圧	V _{IL}	—	0	—	0.8	V
“H”出力電圧	V _{OH}	I _{OH} = -200μA	2.4	—	V _{DD}	V
“L”出力電圧	V _{OL}	I _{OL} = 2.0mA	0	—	0.4	V
“H”入力電流*1	I _{IH1}	V _{IH} = V _{DD}	—	—	2.0	μA
“L”入力電流*2	I _{IL1}	V _{IL} = V _{SS} V _{DD} = +5V	-100	-50	-10	μA
“H”出力電流*3	I _{OH1}	V _{OH} = 2.4V	—	—	-200	μA
“L”出力電流*4	I _{OL1}	V _{OL} = 0.4V	2.0	—	—	mA
消費電流	I _{CC}	出力オープン、16MHz発振	—	—	10	mA

- *1 プルアップ抵抗付入力端子の High 入力電流
- *2 プルアップ抵抗付入力端子の Low 入力電流
- *3 ドライバー出力端子の High 出力電流
- *4 ドライバー出力端子の Low 出力電流

AC特性

(基準周波数; f₀ = 16MHz)

項目	記号	端子名	条件	規格			単位
				Min	Typ	Max	
周波数	f _{φ1}	φ1	MIN/STD = Low	—	8.0	—	MHz
			MIN/STD = High	—	4.0	—	MHz
周波数	f _{φ2}	φ2	MIN/STD = Low	—	2.0	—	MHz
			MIN/STD = High	—	1.0	—	MHz
サイクル時間 および	t _{CYWCL} および	WCLK および	MIN/STD = Low MFM/FM = Low	—	2	—	μs
			MIN/STD = High MFM/FM = Low	—	4	—	μs
ウィンドウ幅	t _{WHWIND}	WINDOW	MIN/STD = Low MFM/FM = High	—	1	—	μs
			MIN/STP = High MFM/FM = High	—	2	—	μs
Hレベル幅	t _{WHDT}	DATA	C _L = 15pF	110	125	140	ns
Hレベル幅	t _{WHDRQ}	DRQ	—	100	—	—	ns
Hレベル幅	t _{WHRD}	RD DATA	—	150	—	—	ns
VCO 発振周波数	f _{VCO}	—	CONTROL端子 = 1.4V OFFSET端子に0.1μF外付け	3.8	4.0	4.2	MHz
VCO 制御電圧感度	K _V	—	1.4V - CONTROL電圧 ≤ 0.5V	0.95	1.25	1.55	MHz/V
電源電圧 立ち上がり時間	V _R	—	10%から90%の立ち上がり時間	10	—	—	ms

注) 仕様につきましては改良のため変更することがあります。

株式会社 諏訪精工舎 半導体事業本部
IC 営業部

代理店

〔富士見工場〕 〒399-02 長野県諏訪郡富士見町富士見281番地
☎(0266)62-5380(代表) (0266)62-4112(直通)
●FAX (0266)62-5393(G2、G3規格)
〔東京営業所〕 〒160 東京都新宿区西新宿2-4-1 新宿NSビル11F
☎(03)348-7381(代表) ●FAX(03)348-7189(G2、G3規格)