

# SED9420C<sub>0B</sub>/SED9421C<sub>0B</sub>

## FLOPPY DISK DATA SEPARATOR

- 外付部品の少ない無調整回路構成
- 5インチ, 8インチフロッピーディスク  
ドライブ切替え端子付
- 倍密度の切替え端子付
- 単一フィルター方式専用

### 概要

SED9420C<sub>0B</sub>/SED9421C<sub>0B</sub> はフロッピーディスクインターフェイスのVFO方式データセパレータCMOS LSIです。SED9420C<sub>0B</sub>は、タイマー機能内蔵の24ピンDIPタイプ、SED9421C<sub>0B</sub>はタイマー機能を除き小型化を図った18ピンDIPタイプであり、いずれも少ない外付け部品で、無調整のVFO回路が構成できます。

### 特長

- VFO方式(PLL方式)のデータ分離機能
- 8インチ/5インチ, 倍密度(MFM)/単密度(FM)の切替え可能。
- 16MHz水晶発振または16MHz外部クロックを入力。
- 外付け部品の簡略化・無調整化
- フロッピーディスクコントローラ(FDC)用クロック出力有。
  - ・ $\mu$ PD765系; 8/4MHz, ( $\phi_1$ ), 書き込みクロック(WCLK)
  - ・FD179X系; 2/1MHz, ( $\phi_2$ )
- デジタルワンショット回路方式による無調整化
- SED9420C<sub>0B</sub>はタイマー回路内蔵の24ピンDIPタイプ, またSED9421C<sub>0B</sub>は18ピンDIPタイプ。
- 5V単一電源
- 入出力端子はTTLコンパチブル。(ただしX<sub>G</sub>, X<sub>D</sub>端子は除く)
- Gapデータが(0, 0)<sub>H</sub>のフォーマットもリード可能。

### ブロック図

